



# 《数字信号处理 VLSI 设计》课程设计

设计题目： PJ-03 64点FFT处理器设计

成 员： 刘迅 学 号： 19212020063

成 员： 梁策 学 号： 19212020090

成 员： 施淳信 学 号： 19212020081

成 员： 苟傲睿 学 号： 19110860008

院 系： 微电子学院

指导老师： 曾晓洋

完成日期： 2020年 01月12日

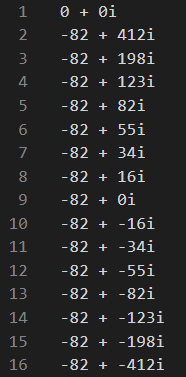
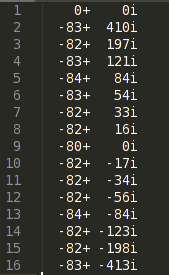
## 设计要求与目标

## 电路设计与算法

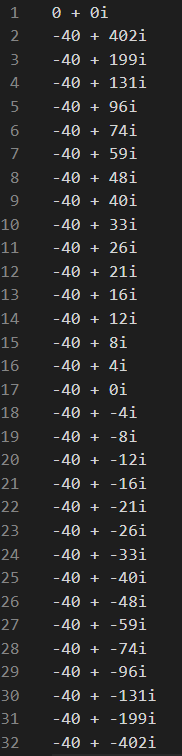
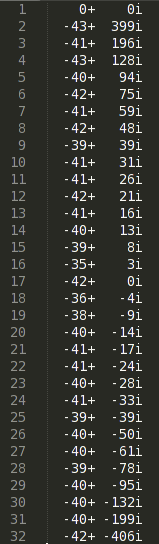
## 功能验证

8点FFT

16点FFT

32点FFT

64点FFT

## DC综合